



Présentation

Code interne : EE7B

Description

Niveau de connaissances (savoirs) :

N1 : débutant

N2 : intermédiaire

N3 : confirmé

N4 : expert

Les connaissances (savoirs) attendues à l'issue des enseignements de l'UE

Acquérir les bases du fonctionnement des réseaux et des méthodes de programmation associées (C1, N1), (C2, N1)

Acquérir les principes de fonctionnement des architectures FPGA et des flots de conception associés (C1, N2), (C2, N2)

Connaître et identifier les différents modes d'intégration des circuits numériques: (C1, N2), (C2, N2), (C6, N2)

Les acquis d'apprentissage en termes de capacités, aptitudes et attitudes attendues à l'issue des enseignements de l'UE

S'initier à la programmation d'applications réseau en C sur un système d'exploitation de type UNIX: (C3, N1)

Appréhender la syntaxe et les concepts avancés du langage de description d'architecture VHDL : (C3, N2), (C4, N2)

Maîtrise de l'environnement de synthèse logique et de simulation Vivado de Xilinx : (C3, N2), (C5, N2)

Réalisation d'un projet d'architecture numérique, de la spécification architecturale au déverminage sur circuit FPGA : (C4, N2), (C5, N2), (C7,N2), (C8,N2)

Liste des enseignements

	Nature	CM	CI	TD	TI	TP	Coef.
Synthèse VHDL	Elément constitutif	4h		5h	6h		1
EE7EN202 - Conception VHDL/FPGA	Elément constitutif				18h		3
Technologies des circuits numériques	Elément constitutif	10,66h		9,33h	7h		2
Introduction aux réseaux et à Internet. Programmation réseau	Elément constitutif	12h					2