



Présentation

Code interne : EE8EA235

Description

Etudier le principe des architectures d'émission et de réception Radio-Fréquences Analyse des circuits en hautes fréquences

Heures d'enseignement

CI	Cours Intégrés	11h
TD	Travaux Dirigés	5h

Syllabus

Partie 1 : Architectures Radio-Fréquences Tx/Rx

- Contexte et Problématiques des Architectures RF
- Principe des architectures de réception Homodyne et Hétérodyne
- Principe des architectures de réception en Quadrature et I/Q
- Architectures d'Emission Tx

Partie 2 : Circuits Hautes Fréquences

- La jonction PN
- Le transistor MOSFET en HF (schéma équivalent, f_t , f_{max})
- Notion de pôles dominants (localisation, Effet Miller, Montage Cascode)

Informations complémentaires

Circuits et Systèmes RF

Modalités de contrôle des connaissances

Évaluation initiale / Session principale

Type d'évaluation	Nature de l'évaluation	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'évaluation	Note éliminatoire de l'évaluation	Remarques
Contrôle Continu Intégral	Contrôle Continu			1		

Infos pratiques

Contacts

Nathalie Deltimple

✉ Nathalie.Deltimple@bordeaux-inp.fr